



## PATENT ABSTRACTS OF JAPAN

(11) Publication number: **2004153606 A**(43) Date of publication of application: **27.05.04**

(51) Int. Cl.

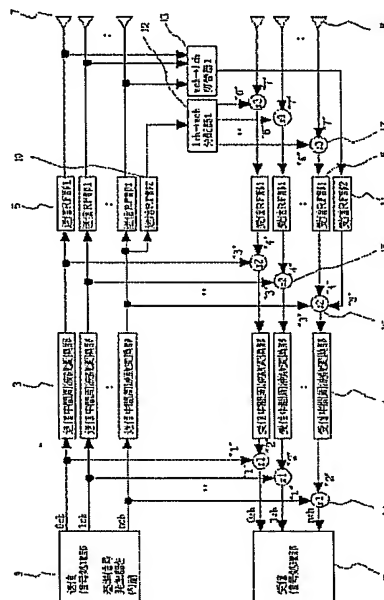
**H01Q 25/04****G01S 7/02****G01S 7/40**(21) Application number: **2002317194**(71) Applicant: **MITSUBISHI ELECTRIC CORP**(22) Date of filing: **31.10.02**(72) Inventor: **SUGAFUJI TOSHIAKI**(54) **DBF ANTENNA SYSTEM**

(57) Abstract:

**PROBLEM TO BE SOLVED:** To obtain a DBF (Digital Beam Forming) antenna system which automatically performs abnormality detection and abnormal device identification without manually measuring an input-output path for an important signal by removing the connection between devices.

**SOLUTION:** Paths for feeding back a signal from each component device of a transmitting side to each component device of a corresponding receiving side are provided, and paths for propagating the signal are automatically switched. An abnormal state of each component device is automatically detected while installed by confirming a reception signal when a transmission signal processing part transmits a known signal.

COPYRIGHT: (C)2004,JPO



(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2004-153606

(P2004-153606A)

(43) 公開日 平成16年5月27日(2004.5.27)

(51) Int. Cl.<sup>7</sup>

H01Q 25/04  
G01S 7/02  
G01S 7/40

F I

H01Q 25/04  
G01S 7/02  
G01S 7/40

F  
B

テーマコード (参考)

5J021  
5J070

審査請求 未請求 請求項の数 4 O L (全 10 頁)

(21) 出願番号	特願2002-317194 (P2002-317194)	(71) 出願人	000006013 三菱電機株式会社 東京都千代田区丸の内二丁目2番3号
(22) 出願日	平成14年10月31日(2002.10.31)	(74) 代理人	100102439 弁理士 宮田 金雄
		(74) 代理人	100092462 弁理士 高瀬 彌平
		(72) 発明者	菅藤 俊明 東京都千代田区丸の内二丁目2番3号 三 菱電機株式会社内
		Fターム(参考)	5J021 AA05 AA06 EA05 EA07 FA16 JA10 5J070 AD09 AH26 AK32

(54) 【発明の名称】 DBFアンテナシステム

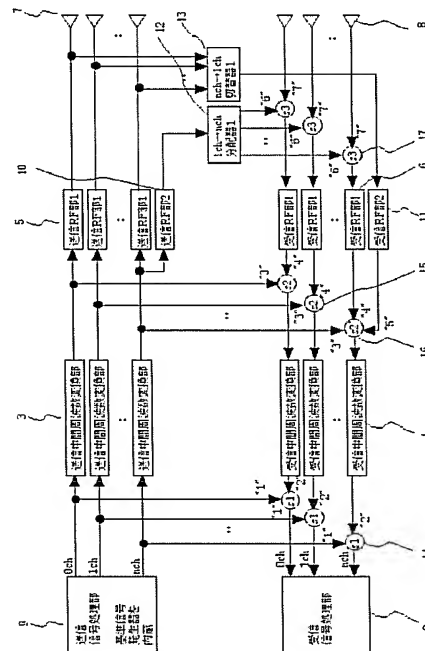
## (57) 【要約】

【課題】 DBFアンテナシステムにおいて動作確認を行うためには、汎用測定器を用い、各構成品の入出力を順番に確認していたため、手間と時間が非常にかかる上、場合によっては設置したままでは確認作業ができなかった。

【解決手段】 送信側の各構成機器から、対応した受信側の各構成機器へ信号をフィードバックする経路を設け、自動的に信号の伝搬する経路を切替へ、送信信号処理部から既知の信号を送信したときの受信信号を確認することにより、各構成機器の異常検出を設置したまま、自動的に実施できるようにした。

【選択図】

図1



**【特許請求の範囲】****【請求項 1】**

デジタル・ビーム・フォーミング方式を用いたデジタル・ビーム・フォーミング・アンテナシステム（DBFアンテナシステム）において、送信信号のデジタル処理を行い、少なくとも基準信号発生機能を備えた送信信号処理部と、

受信信号のデジタル処理を行う受信信号処理部と、

上記送信信号の周波数をアップコンバートするNチャンネル分（ $N \geq 2$ ）の送信中間周波数変換部と、

上記受信信号の周波数をダウンコンバートするNチャンネル分の受信中間周波数変換部と、

Nチャンネル分の第1の送信RF部と、

Nチャンネル分の第1の受信RF部と、

上記送信中間周波数変換部の出力信号を入力し、上記第1の受信RF部が受信可能な周波数帯の信号を出力する第2の送信RF部と、

上記第1の送信RF部の出力信号を入力して上記受信中間周波数変換部が受信可能な周波数帯の信号を出力する第2の受信RF部と、

上記第2の送信RF部を上記第1の受信RF部のNチャンネルに分配する分配器と、

上記第1の送信RF部のNチャンネルから1チャンネルを選択する切替器と、上記送信信号処理部のNチャンネル出力および上記受信中間周波数変換部のNチャンネル出力のいずれか一方を選択する第1のセレクトアと、

上記送信中間周波数変換部のNチャンネル出力および上記第1の受信RF部のNチャンネル出力および第2の送信RF部のいずれを選択する第2のセレクトアと、

上記分配器の出力と受信アンテナの受信信号のいずれか一方を選択する第3のセレクトアと、

を備え、

上記第1のセレクトアおよび／または上記第2のセレクトアおよび／または上記第3のセレクトアにおいて、Nチャンネル分のセレクトア出力の組み合わせによる確認の結果に基づいて、上記DBFアンテナシステム各部位の異常状態を検出する異常検出機能を備えたことを特徴とするDBFアンテナシステム。

**【請求項 2】**

上記送信信号処理部のNチャンネル出力側と、上記第1のセレクトアにおけるNチャンネル分の入力側の間に、Nチャンネル分の入出力の組み合わせによる切り替えを行う入出力切替器を設け、上記送信信号処理部または上記受信信号処理部の異常検出を行うようにしたことを特徴とする請求項1に記載のDBFアンテナシステム。

**【請求項 3】**

上記送信中間周波数変換部のNチャンネル出力側と、上記第2の送信RF部の間に、Nチャンネル分の入力切り替えを行う第2の切替器を設け、上記第1の受信RF部への入力を切り替えることにより、上記第1の受信RF部の異常検出を行うようにしたことを特徴とする請求項1に記載のDBFアンテナシステム。

**【請求項 4】**

上記第2の受信RF部と、上記第2のセレクトアにおけるNチャンネル分の入力側の間に、Nチャンネル分の入力を切り替えを行う第2の分配器を設け、上記第2のセレクトアへの入力を切り替えることにより、上記第1の送信RF部の異常検出を行うようにしたことを特徴とする請求項1に記載のDBFアンテナシステム。

**【発明の詳細な説明】****【0001】****【発明の属する技術分野】**

この発明は、デジタル・ビーム・フォーミングアンテナシステム（以下、DBFアンテナシステム）に関し、特に、自システムの構成機器を利用して異常検出機能を設けたDBFアンテナシステムに関する。

## 【0002】

## 【従来の技術】

従来のDBFアンテナシステムは、複数のアンテナ素子、それらに対応した周波数変換部、デジタル化や位相検波を行う信号処理回路、さらに、ビーム形成を行うビーム形成手段を備え振幅位相制御後に加算処理することによりビーム出力を得るというものであり、複数のビームを同時に形成できるものである（例えば、特許文献1参照）。

## 【0003】

## 【特許文献1】

特開平10-209750（図1）

## 【0004】

## 【発明が解決しようとする課題】

従来、DBFアンテナシステムにおいて、動作確認を行うためには、シグナルジェネレータとスペクトラムアナライザのような汎用測定器を準備し、各構成品の入出力を順番に確認していた。

## 【0005】

しかしながら、DBFアンテナは複数のアンテナ素子とそれらに対応した多数の構成部品から成り立つため、すべての構成品の動作確認を行うことは非常に手間のかかる作業であり、また設置場所によっては、一度全ての機材をとりはずさないと動作の再確認を行うことが困難であった。

## 【0006】

この発明はかかる課題を解決するためになされたものであり、DBFアンテナシステムで重要な信号の入出力経路を、機器間の接続を取り外して人力で測定することなく、自動で異常検出、異常機器の特定を行うことのできるDBFアンテナシステムを得ることを目的とする。

## 【0007】

## 【課題を解決するための手段】

この発明によるDBFアンテナシステムは、デジタル・ビーム・フォーミング方式を用いたDBFアンテナシステムにおいて、送信信号のデジタル処理を行い、少なくとも基準信号発生機能を備えた送信信号処理部と、受信信号のデジタル処理を行う受信信号処理部と、送信信号の周波数をアップコンバートするNチャンネル分（ $N \geq 2$ ）の送信中間周波数変換部と、受信信号の周波数をダウンコンバートするNチャンネル分の受信中間周波数変換部と、Nチャンネル分の第1の送信RF部と、Nチャンネル分の第1の受信RF部と、送信中間周波数変換部の出力信号を入力し、第1の受信RF部が受信可能な周波数帯の信号を出力する第2の送信RF部と、第1の送信RF部の出力信号を入力して受信中間周波数変換部が受信可能な周波数帯の信号を出力する第2の受信RF部と、第2の送信RF部を第1の受信RF部のNチャンネルに分配する分配器と、第1の送信RF部のNチャンネルから1チャンネルを選択する切替器と、送信信号処理部のNチャンネル出力および受信中間周波数変換部のNチャンネル出力のいずれか一方を選択する第1のセレクタと、送信中間周波数変換部のNチャンネル出力および第1の受信RF部のNチャンネル出力および第2の送信RF部のいずれを選択する第2のセレクタと、分配器の出力と受信アンテナの受信信号のいずれか一方を選択する第3のセレクタとを備え、第1のセレクタおよび／または第2のセレクタおよび／または第3のセレクタにおいて、Nチャンネル分のセレクタ出力の組み合わせによる確認の結果に基づいて、DBFアンテナシステム各部位の異常状態を検出する異常検出機能を備えたものである。

## 【0008】

## 【発明の実施の形態】

## 実施の形態1.

図1は、この発明の実施の形態1を示すDBFアンテナシステムであり、送信信号のデジタル処理を行う送信信号処理部1、受信信号のデジタル処理を行う受信信号処理部2、送信信号を周波数をアップコンバートするための送信中間周波数変換部3、周波数をダウン

10

20

30

40

50

コンバートする受信中間周波数変換部 4、最終段のアップコンバート装置で送信すべき周波数帯へ変換する送信 R F 部 (1) 5、受信すべき周波数帯を受信中間周波数変換部 4 で処理できる周波数帯までダウンコンバートする受信 R F 部 (1) 6、送信アンテナ素子 7、受信アンテナ素子 8、既知の基準信号発生回路を内蔵した送信信号処理部 9、送信中間周波数変換部 3 の出力信号を入力して受信 R F 部 (1) 6 が受信できる周波数帯の信号を出力する送信 R F 部 (2) 10、送信 R F 部 (1) 5 の出力信号を入力して受信中間周波数変換部 4 が受信できる周波数帯の信号を出力する受信 R F 部 (2) 11、1 c h の入力を n c h に分配する分配器 (1) 12、n c h の入力信号から 1 c h だけ選択して出力する切替器 (1) 13、受信信号処理部 2 への入力を送信信号処理部 9 と受信中間周波数変換部 4 からどちらか一方を選択するセレクタ (1) 14、受信中間周波数変換部 4 への入力を送信中間周波数変換部 3 と受信 R F 部 (1) 6 からどちらか一方を選択するセレクタ (2) 15、受信中間周波数変換部 4 への入力を送信中間周波数変換部 3 と受信 R F 部 (1) 6 と受信 R F 部 (2) 11 からどれか一つを選択するセレクタ (2') 16、受信 R F 部 (1) 11 への入力を分配器 (1) 12 と受信アンテナ素子 8 からどちらか一方を選択するセレクタ (3) 17 により構成されている。

#### 【0009】

また、図 2 は、D B F アンテナシステムの異常検出手順をフローチャートで示している。

#### 【0010】

さらに、図 3 は、図 2 のフローチャートにおける処理 1～処理 4 の結果に対して、図 1 に示す D B F アンテナシステムの各構成品の正常、異常を判断するための対応を示している。

#### 【0011】

まず、処理 1 として、セレクタ (s 1) 14 の入力を図中 " 1 " 側に設定 (S 1 0 1) し、送信信号処理部 9 から基準信号を送信し (S 1 0 2)、受信信号処理部 2 で受信処理 (S 1 0 3) を行う。ここで、0～n の各チャネルに正しく信号が受信できているかを確認 (S 1 0 4) し、受信できていない場合は、チャネル番号を記録 (S 1 0 5) する。

#### 【0012】

また、処理 2 として、セレクタ (s 1) 14 の入力を図中 " 2 " 側に設定 (S 1 1 1) すると共に、セレクタ (s 2) 15、セレクタ (s 2') 16 の入力を図中 " 3 " 側に設定 (S 1 1 2) し、送信信号処理部 9 から基準信号を送信し (S 1 1 3)、受信信号処理部 2 で受信処理 (S 1 1 4) を行う。ここで、0～n の各チャネルに正しく信号が受信できているかを確認 (S 1 1 5) し、受信できていない場合はチャネル番号を記録 (S 1 1 6) する。

#### 【0013】

また、処理 3 として、セレクタ (s 2) 15、セレクタ (s 2') 16 の入力を図中 " 4 " 側に設定 (S 1 2 1) すると共に、セレクタ (s 3) 17 の入力を図中 " 6 " 側に設定 (S 1 2 2) し、送信信号処理部 9 から基準信号を送信し (S 1 2 3)、受信信号処理部 2 で受信処理 (S 1 2 4) を行う。ここで、0～n の各チャネルに正しく信号が受信できているかを確認 (S 1 2 5) し、受信できていない場合はチャネル番号を記録 (S 1 2 6) する。

#### 【0014】

また、処理 4 として、セレクタ (s 2') 16 の入力を図中 " 1 5 側に設定 (S 1 3 1) すると共に、切替器 (1) 13 の入力を 0 c h に設定 (S 1 3 2) し、送信信号処理部 9 から基準信号を送信し (S 1 3 3)、受信信号処理部 2 で受信処理 (S 1 3 4) を行う。ここで、0 c h の信号が正しく受信できているかを確認 (S 1 3 5) し、受信できていない場合はチャネル番号を記録 (S 1 3 6) する。次に切替器 (1) 13 の入力が最終チャネル n c h であるかを確認し (S 1 3 7)、n c h でなければ次のチャネルへ順次切り替え (S 1 3 8)、再度 (S 1 3 3) の処理に戻る。切替器 (1) 13 の入力が 0 c h から n c h まですべて完了したら、結果判定 (S 1 4 0) を実施する。

#### 【0015】

図3は、この実施の形態における異常検出判定の対応を示す、一実施例である。

この図において、上側の表は、図2の処理1から処理4の夫々の処理をnチャンネル（nch：n=16）に展開して実施した全パターン（16通り）を示している。

また、下側の表は、処理1から処理4の夫々の処理結果の16種のパターンとその信号経路も考慮することにより、DBFアンテナシステムを構成する各構成部品（部位）に対して、夫々の構成部品（部位）の異常状態の可能性について、システム自体の使用可否も含めて、予測したものである。

なお、表中の△印に併記した番号は、上記16種のパターンと信号経路も勘案して、異常度を推定した一事例であり、数値が大きいほど異常の可能性が高いことを示す。

#### 【0016】

10

以上のように、送信側で出力する送信信号を受信側で受ける経路を各構成機器間で設け、これらの経路を変化させるごとに送信信号を受信側で異常判定し、これら複数の異常判定結果を評価することによって機器の異常箇所を推定及び特定できるようにした。

#### 【0017】

この実施の形態によれば、自動的にシステムを構成する機器の異常箇所を推定、及び特定できる。

#### 【0018】

実施の形態2.

図4はこの発明の実施の形態2を示す異常検出機構であり、実施の形態1の信号処理部における異常検出機構を改良したもので、受信信号のデジタル処理を行う受信信号処理部2、送信信号を周波数をアップコンバートするための送信中間周波数変換部3、周波数をダウンコンバートする受信中間周波数変換部4、既知の基準信号発生回路を内蔵した送信信号処理部9、受信信号処理部2への入力を送信信号処理部9と受信中間周波数変換部4からどちらか一方を選択するセレクタ（1）14、0chからnchの入出力を備え、入出力間の接続を自由に切り替えられる入出力切替器18からなる。

20

#### 【0019】

また、図5は、信号処理部の異常検出手順フローを示している。

#### 【0020】

図2で示す処理1に対し、図5で示す処理1'では、セレクタ（s1）14の入力を"1"に設定（S201）し、入出力切替器18の入力側を0chに設定（S202）、入出力切替器18の出力側も0chに設定（S203）し、送信信号処理部9から基準信号を送信し（S204）、受信信号処理部2で受信処理（S205）を行う。ここで、正しく信号が受信できているかを確認（S206）し、その状態を記録（S207）する。

30

次に、入出力切替器18の入力側のチャンネルが最終チャンネルnchでないかを確認し（S208）、nchでなければ順次、次のチャンネルへ切り替え（S209）、S204の処理へ戻り、入出力切替器18の入力側のチャンネルが0chからnchまでの全ての場合において受信側の0chで正しく受信できるかを確認する。

さらに、入出力切替器18の出力側が最終チャンネルnchでないかを確認し（S210）、nchでなければ順次、次のチャンネルへ切り替え（S211）、S203の処理へ戻り、再度、入出力切替器18の入力側のチャンネルが0chからnchまでの全ての場合において正しく受信できるかを確認する。このように、入出力切替器18の出力側のチャンネルも0chからnchまで全ての場合において確認する。

40

#### 【0021】

送信側のチャンネルと受信側のチャンネルが固定されている場合、異常を検知しても、送信側の異常か受信側の異常かの判断はできないが、上記のように送信側のチャンネルと受信側のチャンネルの組み合わせを変えて同様の確認を行うことにより、一度でも正常と判断できた送信側のチャンネルと受信側のチャンネルは、共に正常であり、これらと接続して異常となった各チャンネルは、その接続相手が異常であると判定できる。

#### 【0022】

この実施の形態によれば、入出力間の接続を自由に切り替えられる入出力切替器により送

50

信側のチャンネルと受信側のチャンネルの組み合わせを自由に変える事ができる機構を有し、異常箇所をより細かく特定できる。

#### 【0023】

実施の形態3.

図6はこの発明の実施の形態3を示す異常検出機構であり、実施の形態1の受信RF部における異常検出機構を改良したもので、送信信号を周波数をアップコンバートするための送信中間周波数変換部3、周波数をダウンコンバートする受信中間周波数変換部4、最終段のアップコンバート装置で送信すべき周波数帯へ変換する送信RF部(1)5、受信すべき周波数帯を受信中間周波数変換部4で処理できる周波数帯までダウンコンバートする受信RF部(1)6、送信アンテナ素子7、受信アンテナ素子8、送信中間周波数変換部3の出力信号を入力して受信RF部(1)6が受信できる周波数帯の信号を出力する送信RF部(2)10、送信RF部(1)5の出力信号を入力して受信中間周波数変換部4が受信できる周波数帯の信号を出力する受信RF部(2)11、lchの入力をnchに分配する分配器(1)12、nchの入力信号からlchだけ選択して出力する切替器(1)13、受信中間周波数変換部4への入力を送信中間周波数変換部3と受信RF部(1)6からどちらか一方を選択するセクタ(2)15、受信中間周波数変換部4への入力を送信中間周波数変換部3と受信RF部(1)6と受信RF部(2)11からどれか一つを選択するセクタ(2')16、受信RF部(1)11への入力を分配器(1)12と受信アンテナ素子8からどちらか一方を選択するセクタ(3)17、送信中間周波数変換部3の0chからnchを入力し、その中のあるチャンネルを選択して出力できる切替器(2)19からなる。

#### 【0024】

また、図7は、受信RF部の異常検出手順フローを示している。

#### 【0025】

図2で示す処理3に対し、図7で示す処理3'では、セクタ(s2)15、セクタ(s2')16の入力を"4"に設定(S301)し、セクタ(s3)17の入力を"6"に設定(S302)し、切替器(2)19の入力を0chに設定(S303)した上で、送信信号処理部9から基準信号を送信し(S304)、受信信号処理部2で受信処理(S305)を行う。

ここで、全てのチャンネルでの受信が正しく行われているかを確認(S306)し、全て異常であれば送信側の0chに異常がある可能性が高いと判断し、切替器(2)19の入力側のチャンネルが最終チャンネルnchでないかを確認(S307)した上で、nchでなければ順次、次のチャンネルへ切り替え(S308)、S304の処理へ戻る。S306の結果、正常なチャンネルが1つでもあれば送信側に問題は無いと判断し、ここで異常となったチャンネルを記録し、処理を終了する。

#### 【0026】

この実施の形態によれば、受信RF部(1)6へ入力するための送信側のチャンネルを切り替えられる機構を有することで、送信側機器の異常による受信側機器の異常検知能力低下を防止できる。

#### 【0027】

実施の形態4.

図8はこの発明の実施の形態4を示す異常検出機構であり、実施の形態1の送信RF部における異常検出機構を改良したものであり、送信信号を周波数をアップコンバートするための送信中間周波数変換部3、周波数をダウンコンバートする受信中間周波数変換部4、最終段のアップコンバート装置で送信すべき周波数帯へ変換する送信RF部(1)5、受信すべき周波数帯を受信中間周波数変換部4で処理できる周波数帯までダウンコンバートする受信RF部(1)6、送信アンテナ素子7、受信アンテナ素子8、送信中間周波数変換部3の出力信号を入力して受信RF部(1)6が受信できる周波数帯の信号を出力する送信RF部(2)10、送信RF部(1)5の出力信号を入力して受信中間周波数変換部4が受信できる周波数帯の信号を出力する受信RF部(2)11、lchの入力をnch

に分配する分配器 (1) 12、n c hの入力信号から1 c hだけ選択して出力する切替器 (1) 13、受信中間周波数変換部4への入力を送信中間周波数変換部3と受信R F部 (1) 6と受信R F部 (2) 11からどれか一つを選択するセレクタ (2') 16、受信R F部 (1) 11への入力を分配器 (1) 12と受信アンテナ素子8からどちらか一方を選択するセレクタ (3) 17、受信R F部 (2) 6の出力を、0 c h ~ n c hに対応したn個のセレクタ (s 2') 16に分配する分配器 (2) 20からなる。

#### 【0028】

また図9は、送信R F部の異常検出手順フローを示している。

#### 【0029】

図2で示す処理4に対し図9で示す処理4'では、セレクタ (s 2') 16の入力を"5"に設定 (S 401) し、切替器 (1) 13の入力を0 c hに設定 (S 402) した上で、送信信号処理部9から基準信号を送信し (S 403)、受信信号処理部2で受信処理 (S 404) を行う。ここで全てのチャンネルでの受信が正しく行われているかを確認 (S 405) し、全て異常であれば送信側の0 c hに異常があると判断し、それを記録する (S 406)。

また、S 405の結果、1つでも正常となった場合は、送信側には問題が無く、異常となった受信側のチャンネルの問題であるので、以後の異常検知の判断に、これらの受信側のチャンネルは使用しないこととし、切替器 (1) 13の入力が最終チャンネルn c hでないかを確認 (S 407) した上で、n c hでなければ順次、次のチャンネルへ切り替え (S 408)、S 403の処理へ戻り、同様に切替器13の入力側のチャンネルが0 c hからn c hまでの全ての場合において受信側で正しく受信できるかを確認する。

#### 【0030】

この実施の形態によれば、送信R F部 (1) 5の出力を複数の受信側のチャンネルで確認することで、受信側機器の異常による送信側機器の異常検知能力低下を防止できる。

#### 【0031】

#### 【発明の効果】

この発明によれば、信号処理部、中間周波数処理部、R F部などの複数の機器を備えて、夫々が送信部と受信部で構成されており、容易にかつ自動的に夫々の構成機器の異常箇所を推定し特定することができる。

#### 【図面の簡単な説明】

【図1】この発明によるD B Fアンテナシステムの実施の形態1を示す図である。

【図2】この発明によるD B Fアンテナシステムの実施の形態1での処理を示すフロー図である。

【図3】この発明によるD B Fアンテナシステムの実施の形態1における異常検出判定の対応を示す図である。

【図4】この発明によるD B Fアンテナシステムの実施の形態2を示す図である。

【図5】この発明によるD B Fアンテナシステムの実施の形態2での処理の一部を示すフロー図である。

【図6】この発明によるD B Fアンテナシステムの実施の形態3を示す図である。

【図7】この発明によるD B Fアンテナシステムの実施の形態3での処理の一部を示すフロー図である。

【図8】この発明によるD B Fアンテナシステムの実施の形態4を示す図である。

【図9】この発明によるD B Fアンテナシステムの実施の形態4での処理の一部を示すフロー図である。

#### 【符号の説明】

- 1 送信信号処理部、2 受信信号処理部、3 送信中間周波数変換部、
- 4 受信中間周波数変換部、5 送信R F部、6 受信R F部、
- 7 送信アンテナ素子、8 受信アンテナ素子、9 送信信号処理部、
- 10 送信R F部、11 受信R F部、12 分配器、13 切替器、
- 14 セレクタ、15 セレクタ、16 セレクタ、17 分配器、

10

20

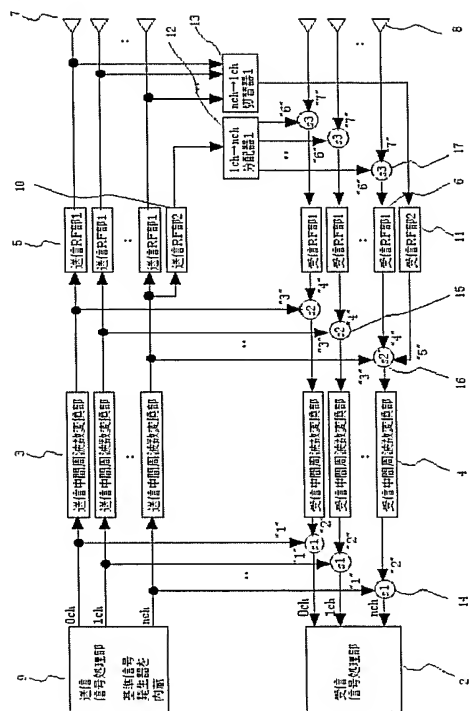
30

40

50

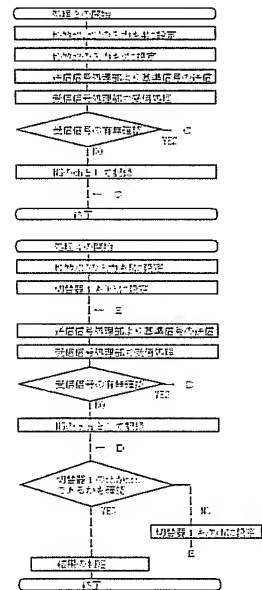


分配器



```

graph TD
    Start([开始]) --> A[处理：取地址]
    A --> B[判断：是否遇到结束标志]
    B -- 是 --> End([结束])
    B -- 否 --> C[取当前值并处理，上一步地址置为当前值]
    C --> D[是否还有未处理上的数据地址]
    D -- 是 --> B
    D -- 否 --> E[是否符号有非零值]
    E -- 是 --> F[取当前值上一步地址]
    E -- 否 --> G[结束]
    F --> H[取当前值并处理]
    H --> I[判断：是否遇到结束标志]
    I -- 是 --> End
    I -- 否 --> J[取当前值并处理，上一步地址置为当前值]
    J --> D
    K[是否符号有非零值] -- 是 --> L[取当前值上一步地址]
    K -- 否 --> M[结束]
    L --> N[取当前值并处理]
    N --> I
  
```



【図 3】

図2の 処理番号 (nch:n=16)	各処理の結果															
処理1	○	○	○	×	○	×	×	×	○	○	×	○	×	×	×	×
処理2	○	○	×	○	×	○	×	×	○	○	×	○	×	○	×	×
処理3	○	×	○	○	×	×	○	×	×	○	×	○	×	×	○	×
処理4	○	○	○	○	○	○	○	×	×	×	×	×	×	×	×	×

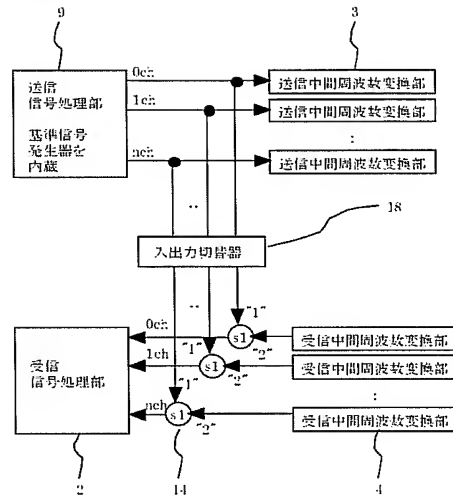
DBFアンテナシステム	各処理結果からの判定内容															
nch→1ch 切替経路	○	○	○	○	○	○	○	△1	△1	△1	△1	△2	△1	△1	△1	△1
1ch→nch 分配経路	○	△1	○	○	△1	○	△1	○	△1	○	○	△2	△1	○	△1	△1
送信RF部1	○	○	○	○	○	○	○	△1	△1	△1	△1	△2	△1	△1	△1	△1
送信RF部2	○	△1	○	○	△1	△1	○	△1	○	△1	○	△2	△1	○	△1	△1
受信RF部1	○	△1	○	○	△1	△1	○	△1	○	△1	○	△2	△1	○	△1	△1
受信RF部2	○	○	○	○	○	○	○	△1	△1	△1	△1	△2	△1	△1	△1	△1
送受周波数 変換部経路	○	○	×	○	△2	○	×	△1	○	△1	○	△1	○	△1	△1	△1
送信中間 周波数変換部	○	○	○	○	○	○	○	○	○	△2	○	△3	○	△1	△2	△2
受信中間 周波数変換部	○	○	○	○	△3	○	△2	○	○	○	○	△3	○	△1	△2	△2
信号処理 送受経路	○	○	○	×	○	×	×	△2	○	○	×	○	×	△1	△2	△2
送信 信号処理部	○	○	○	○	○	○	○	○	○	○	○	○	○	△2	△3	△3
受信 信号処理部	○	○	○	○	○	○	△3	○	○	○	○	○	○	○	△3	△3
使用可否	○	×	○	○	×	×	×	×	×	×	×	×	×	×	×	×

○ : 正常

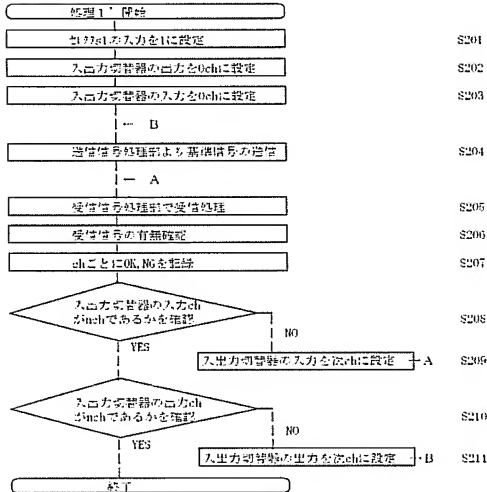
× : 異常

△x : xが大きいほど異常の可能性が高い

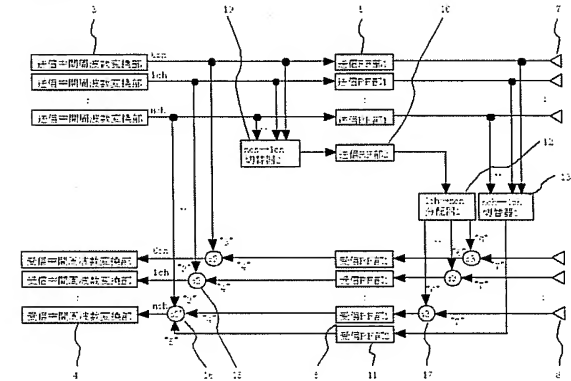
【図 4】



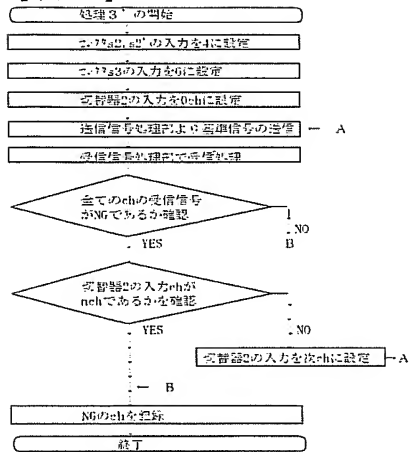
【図 5】



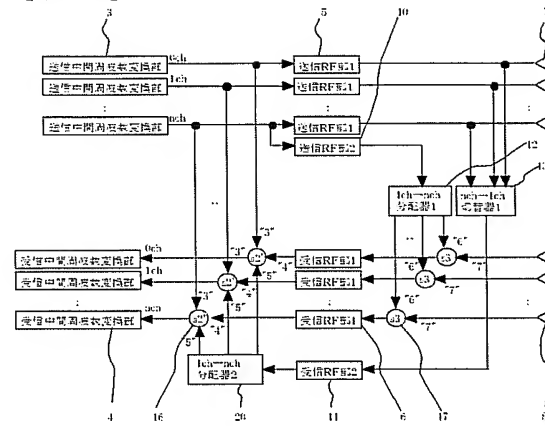
【図 6】



【図 7】



【図 8】



【図 9】

